

北海道半導体・デジタル関連産業振興 ビジョン案

次世代半導体をトリガーに、世界に挑む北海道

(改訂版)

令和 年 (年) 月
北海道

<目次>

【I 本編】

第1章 策定の趣旨

- 1 ビジョン策定の趣旨・・・・・・・・・・ 4
- 2 ビジョンの位置づけ・・・・・・・・・・ 6
- 3 計画期間・・・・・・・・・・ 6

第2章 次世代半導体の意義

- 1 社会経済情勢の変化・・・・・・・・・・ 8
- 2 次世代半導体の意義・・・・・・・・・・ 9
 - ① 次世代半導体の開発
 - ② 国の「次世代半導体プロジェクト」
 - ③ 国の「先端ロジック半導体プロジェクト」
 - ④ 国の半導体戦略の全体像
 - ⑤ 国内投資の動き
 - ⑥ 国によるAI・半導体産業への支援強化
- 3 次世代半導体プロジェクト・・・・・・・・ 15
 - 3-1 ラピダス社の次世代半導体プロジェクト
 - 3-2 ラピダス社立地に伴う道内経済への波及効果
 - 3-3 半導体関連企業の立地状況

第3章 本道の現状

- 1 半導体関連産業に関する本道の現状・・・・ 20
 - 1-1 半導体関連産業の現状
 - 1-2 半導体関連人材の現状
- 2 デジタル関連産業に関する本道の現状・・・・ 29
 - 2-1 再生可能エネルギーの供給と利活用
 - 2-2 データセンターの立地状況
 - 2-3 AIデータセンターでの次世代半導体の活用
 - 2-4 アジアでのデジタル・通信ハブ
 - 2-5 デジタル関連産業の集積に向けた推進方向

第4章 めざす姿

- 1 めざす姿・・・・・・・・・・ 39
 - ① 実現に向けた全体像
 - ② ラピダス社のプロジェクト成功
 - ③ 複合拠点の実現
- 2 めざす姿の実現に向けた課題と方針・・・・・・・・ 42
- 3 複合拠点の実現に向けて・・・・・・・・ 43
- 4 めざす姿・・・・・・・・・・ 46
 - ④-1 全道への効果の波及～各産業でのDX展開
 - ④-2 全道への効果の波及～地域の付加価値向上
- 5 めざす姿の実現に向けた課題と方針・・・・・・・・ 48
- 6 全道への効果の波及に向けて・・・・・・・・ 49
- 7 その他（今後の検討事項）・・・・・・・・ 51

第5章 推進管理

- 1 進捗管理と推進体制・・・・・・・・・・ 53
- 2 目標値・・・・・・・・・・ 54

【II 資料編】

- 1 半導体関連産業の現状・・・・・・・・・・ 56
- 2 世界の先進地の取組状況・・・・・・・・・・ 70
- 3 半導体関連産業に関する本道の現状・・・・ 88
- 4 その他・・・・・・・・・・ 103

【用語集】・・・・・・・・・・ 106

I 本編

第1章

策定の趣旨

第1章 1 ビジョン策定の趣旨

- 2000年代から本格化したデジタル化は、IT産業をはじめ、製造業やサービス業、農業、医療など幅広い産業と社会経済システムに変革をもたらしており、カーボンニュートラルや地方創生、生産性向上、少子高齢化、経済安全保障など我が国が抱える社会課題の解決を図り、我が国の持続的な成長に向けた必須のテーマとなっています。
- AI、ロボット、スマートフォン、PC、クラウドなどの各種デジタル機器や電子部品に基幹部品として使用されている半導体は、あらゆる産業のデジタル化を下支えする重要物資として、安定的な確保が必要です。
- 一方、新型コロナウイルス対応によるデジタル化の進展、DXの必要性の高まり、2050年カーボンニュートラルに向けた動き、5Gなどの新たな情報通信・インフラ整備の進展、さらには、先端技術を取り巻く米中の覇権対立やロシアのウクライナ侵略による経済安全保障の重要性の顕在化など、半導体を取り巻く環境は大きく変化しています。
- こうした中、国家プロジェクトの一環として、2022年8月に、次世代半導体の量産製造を目指すラピダス社が設立され、2023年2月、同社の立地が千歳市に決定し、2025年4月、パイロットラインの立ち上げが開始され、同年7月には2nm半導体のGAAトランジスタの試作に成功するなど、プロジェクトは次のマイルストーンである2027年の量産開始に向けて、ハイスピードで進行しています。
- この次世代半導体プロジェクトは、道内では過去最大となる総額5兆円規模の投資が見込まれており、半導体産業のみならず、暮らしや産業など様々な分野において、大きな効果をもたらすことが期待されています。
- このため、道では、2024年3月に、ラピダス社の立地という好機を最大限に活かし、半導体の製造、研究、人材育成等が一体となった複合拠点を実現するとともに、食や観光、再生可能エネルギーなど本道の強みである産業の振興と合わせて、本道経済全体の成長に結びつけていくため、オール北海道で目指すべき今後の指針となる「北海道半導体・デジタル関連産業振興ビジョン」を策定しました。

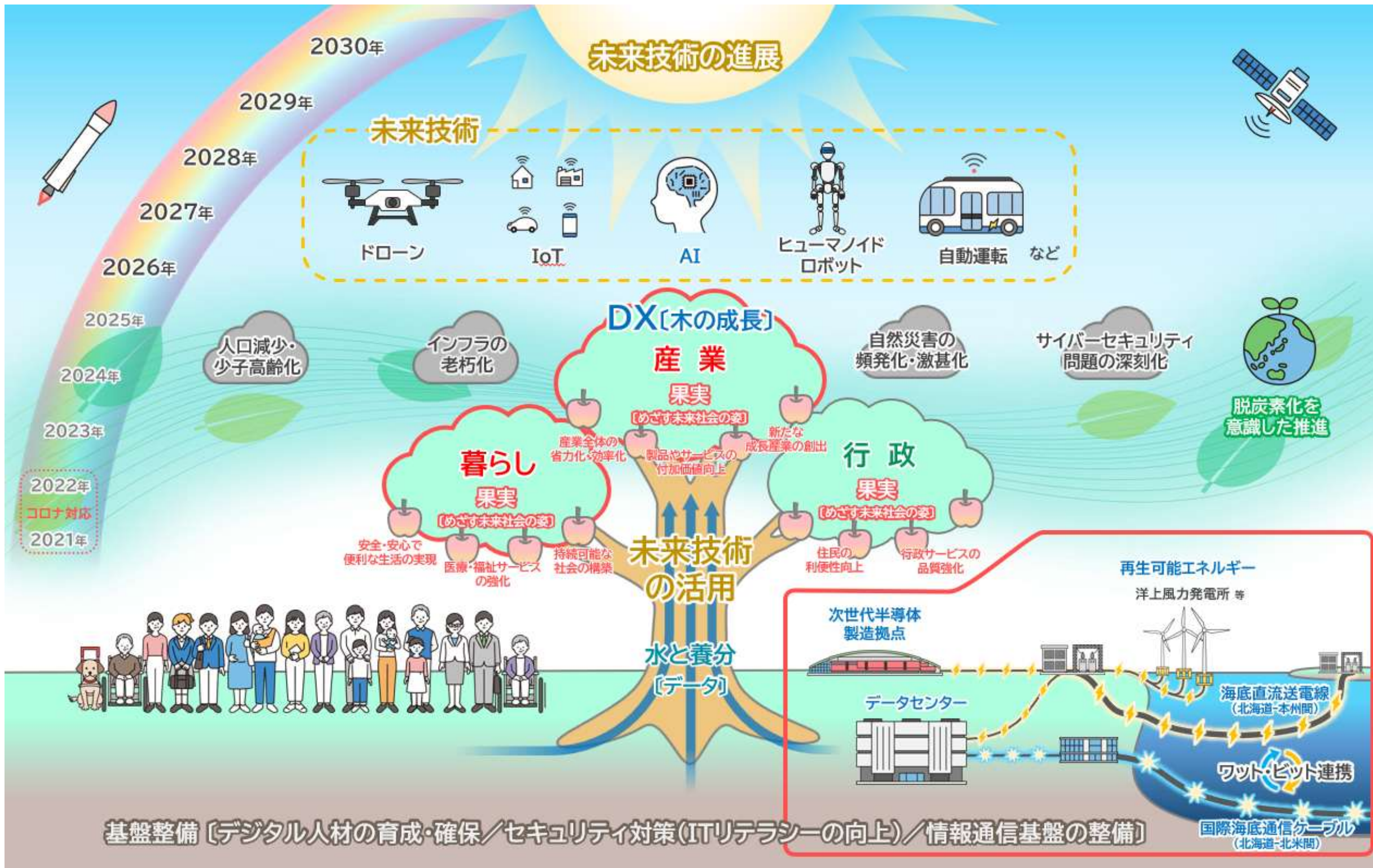
<改訂の趣旨（2026年●月）>

- 策定から2年が経過し、道内では、国内随一のポテンシャルを持つ再エネの供給拠点の近傍に、AIデータセンターや半導体関連産業の集積が進みつつあり、GXとAIや半導体・デジタル関連の産業政策を一体的に展開していくとの考えのもと、半導体やデータセンターなどの計算基盤を活用し、全道を実証フィールドとしてAIの実証・実装を進め、地域課題の解決につなげることにより、全道へ立地効果を波及させるため、本ビジョンを改訂することとしました。同じく2026年●月に策定した「第2期Society5.0推進計画」に掲げる、未来技術を活用した活力にあふれる北海道の実現にも資するよう、改訂したビジョンに基づく取組を推進していきます。
- 国は、「AI・半導体産業基盤強化フレーム」や「人工知能基本計画」により、関連産業における研究開発・投資の促進やAIの実装を加速するとともに、「GX2040ビジョン」において脱炭素と経済成長の両立を目指しており、本道におけるGXとAIや半導体・デジタル関連の産業政策の一体的展開は、こうした我が国の成長戦略の中核ともなり得るものです。
- また、国では、2025年11月、「日本成長戦略本部」を立ち上げ、直ちに着手すべき重点施策として、経済安全保障、食料安全保障、エネルギー安全保障等の分野で戦略的な投資を行うことで、先端技術を開花させ、日本経済の新たな成長エンジンを獲得することを掲げており、とりわけ「AI・半導体」といった経済安全保障上重要な分野での「危機管理投資・成長投資」の強化による、力強い経済成長の実現が重要としています。このため、この次世代半導体プロジェクトの重要性がますます高まるとともに、本道は、経済はもとより食料・エネルギーの3つの安全保障分野における投資先として期待されるどころであり、本道経済への好影響とともに、本ビジョンが掲げるめざす姿の実現にとっても追い風となっています。

第2期北海道Society5.0推進計画に掲げる

未来技術を活用した活力にあふれる北海道に向けた取組方針【概念図】

※赤枠で示した箇所が、本ビジョンに関連する要素です。

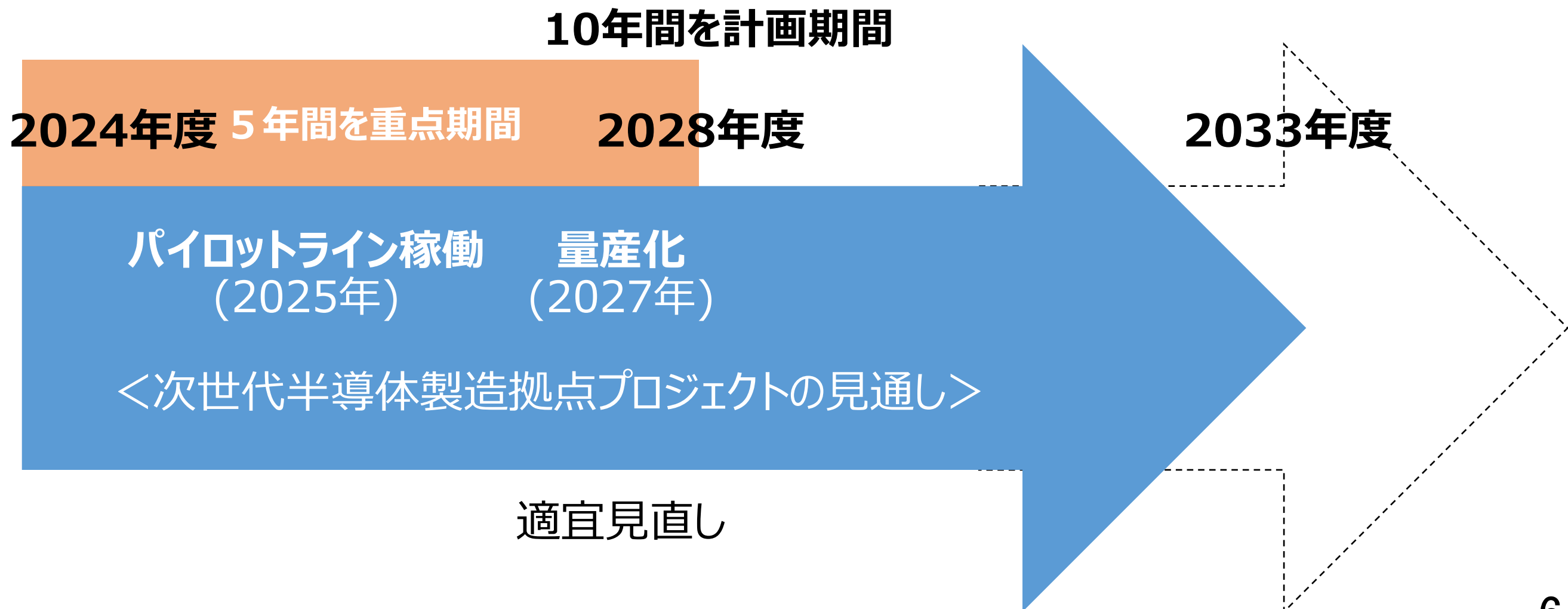


第1章 2 ビジョンの位置づけ

- ・「北海道総合計画」の特定分野別計画とします。

第1章 3 計画期間

- ・令和6年度（2024年度）から令和15年度（2033年度）までの10年間とします。
- ・当初5年間を重点期間とします。
- ・情勢の変化を踏まえ適宜見直します。



第2章

次世代半導体の意義

第2章 1 社会経済情勢の変化

- 2019年末から始まった新型コロナウイルス感染症の拡大、2022年2月のロシアによるウクライナ侵略などにより、世界情勢は大きく変化し、経済安全保障リスク、デジタル化やグリーン化への対応は、より大きく、かつ現実的な課題となっています。
- コロナ禍では、グローバルサプライチェーンが寸断され、世界的な半導体不足が顕在化しました。
- ロシアによるウクライナ侵略は、世界の安全保障環境を劇的に変化させただけでなく、半導体を含めたデジタル技術がビジネスや国民生活を支えていることを示す事例にもなりました。
- 気候変動が国際的な課題となる中、欧米をはじめとして、温室効果ガスの排出削減と経済成長をともに実現するGXに向けた投資競争が過熱しています。
- こうした中、半導体や情報処理・情報通信技術の進化に加え、生成AIや量子コンピュータ等の登場により、デジタル技術も異次元のスピードで飛躍的に進化しており、今後もデジタル技術の活用が各国の競争力の源泉となる時代が続くと見込まれています。
- このような状況を受けて、国は、2023年6月に「半導体・デジタル産業戦略」を改定したほか、同年2月に「GX実現に向けた基本方針」、10月に「経済安全保障に係る産業・技術基盤強化アクションプラン」等を策定し、半導体関連産業の復活に向けた各種の取組を推進しています。
- また、2024年11月には、生成AI・半導体の成長需要を取り込み、各産業の国際競争力につなげていくという観点で、2030年度までに10兆円以上の公的支援を行う「AI・半導体産業基盤強化フレーム」を策定。2025年2月に決定した「GX2040ビジョン」においては、再生可能エネルギーが豊富な地域へ産業を集積する方針を示し、本道がGX関連産業集積の適地と位置づけられました。加えて、2025年12月には「人工知能基本計画」を決定し、AIの利活用をさらに促進していく方針を示すなど、国では、GXやAI、半導体分野での技術開発や設備投資を重点的に支援することとしています。

第2章 2 次世代半導体の意義①（次世代半導体の開発）

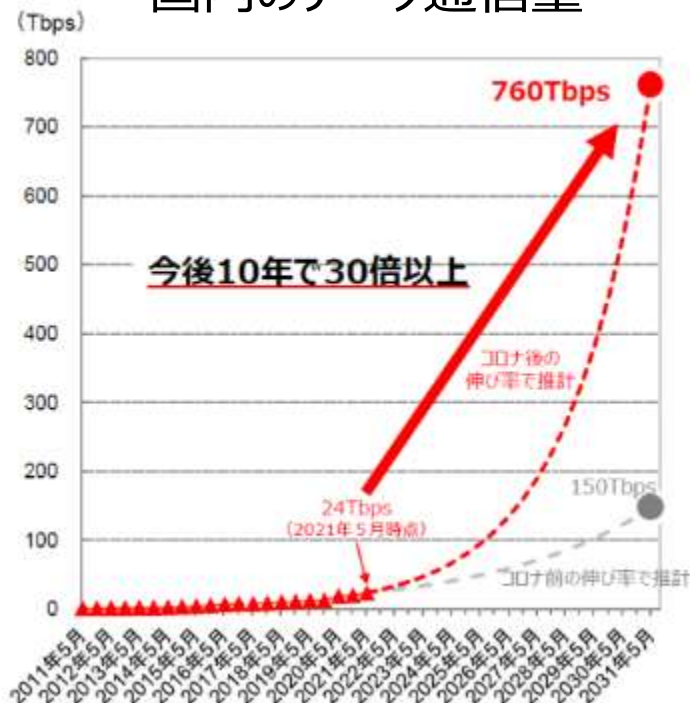
・ 回路線幅の微細化（2 nm※以下）により高集積化や高機能化を実現する次世代半導体は、量子コンピュータやAIなど様々なイノベーションをもたらし、我が国の半導体産業の再興・発展やデジタル化、経済安全保障の鍵となる中核技術であり、半導体トップメーカーを有する米国、韓国、台湾、ドイツにおいて開発が加速、また、日米間においても、首脳・閣僚レベルで半導体に係る協力が進展しています。

※nm = 10億分の1メートル

・ 2030年代には最先端ゲーム機や自動車に搭載される半導体チップは次世代半導体に置き換わる可能性があるなど、今後、活用の範囲が広がるとともに、需要も大きく拡大すると見込まれています。

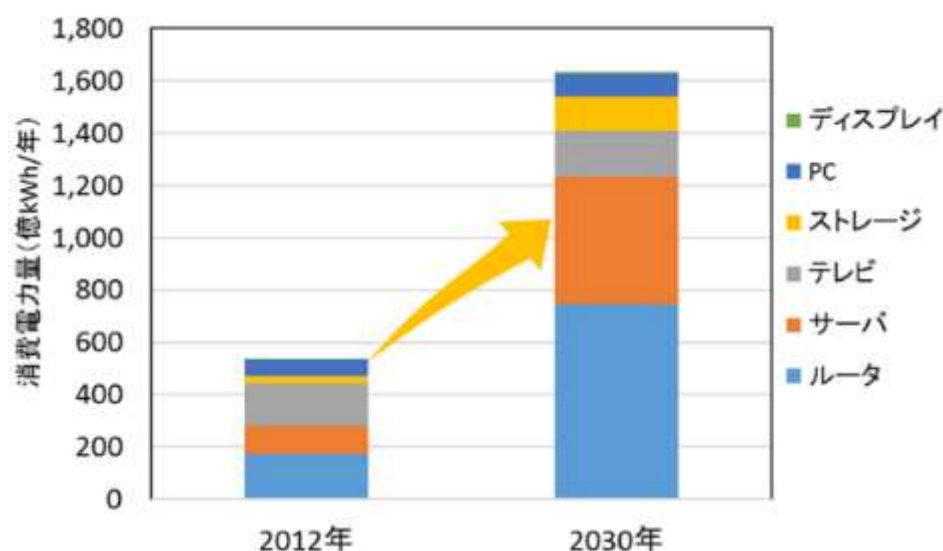
・ デジタル化の進展に伴い、我が国では、2031年までにデータ通信量が2021年比で30倍以上に増加し、消費電力も大幅な増加が見込まれる中、次世代半導体は、現世代で先進的とされる7 nmの半導体と比べて、同じ電力で動作させた場合には45%の性能向上が見られ、また、同じ性能の発揮に必要な電力は75%の削減が可能とされ、我が国のカーボンニュートラルの実現に必須な技術です。

国内のデータ通信量



出典) デジタルインフラ(DC等)整備に関する有識者会合第1回資料

我が国の情報通信機器の消費電力量の推計



出典) 経済産業省「半導体・デジタル産業戦略」(令和3年(2021年)6月)

微細化（7 nm → 2 nm）により、高性能化、省電力化を実現

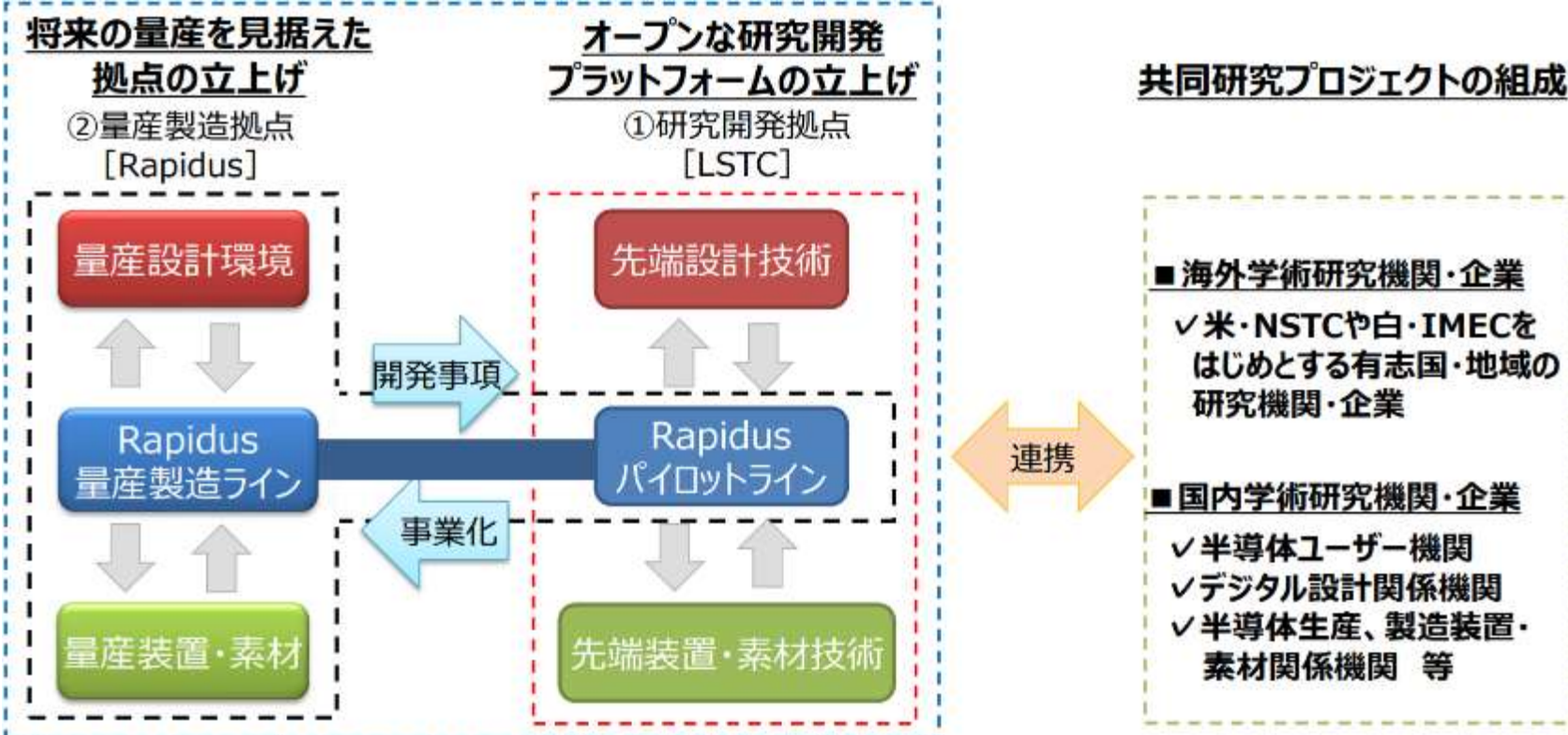
- > 性能 ⇒ 45%向上
- > 消費電力 ⇒ 75%削減

参考) IBMホームページ

第2章 2 次世代半導体の意義②（国の「次世代半導体プロジェクト」）

- ロジック半導体は、自動運転やデータセンターなど高度な計算や情報の処理に使用されていますが、我が国では、40nm未満のロジック半導体を生産する基盤を有しておらず、今後、デジタル化やグリーン化の進展によって需要が大きく拡大する次世代半導体の国内生産や供給能力の確保が必要となっているほか、半導体は量産に向けて高度な生産技術が必要となる転換期にあり、日本が参入するラストチャンスでもあります。
- こうした中、国は、2022年11月、「次世代半導体プロジェクト」として、次世代半導体の設計・製造基盤確立に向けた取組を公表し、次世代半導体研究のための新しい研究開発組織を「技術研究組合最先端半導体技術センター（LSTC）」とするとともに、次世代半導体の将来の製造基盤の確立に向けた研究開発プロジェクトの採択先をラピダス社とすることを決定しました。また、国は、2025年12月、産業技術総合研究所が千歳市に最先端半導体の研究開発拠点を整備する方針を公表しました。

国の「次世代半導体プロジェクト」



「ポスト5G情報通信システム基盤強化研究開発事業/先端半導体製造技術の開発」採択テーマ（関係分）

- ・Beyond 2nm世代向け半導体技術開発 (LSTC) ※2024年2月採択
- ・2nm世代半導体チップ設計技術開発 (LSTC) ※2024年2月採択 ※テンストレント社と国際連携
- ・高集積最先端ロジック半導体の製造技術開発 (ラピダス社) ※2022年11月採択
2023年4月予算増額
2024年4月予算増額
2025年3月予算増額
- ・2nm世代半導体のチップレット・パッケージング設計・製造技術開発 (ラピダス社等) ※2024年3月採択
2025年3月予算増額
※IBM社等と国際連携

出典) 国立研究法人新エネルギー・産業技術総合開発機構 ホームページ

出典) 経済産業省「半導体・デジタル産業戦略」(令和5年(2023年)6月)

第2章 2 次世代半導体の意義③（国の「先端ロジック半導体プロジェクト」）

- ステップ1では、高度な情報処理の中枢を担う先端ロジック半導体の国内の製造基盤を確保します。
- ステップ2では、産業競争力・経済安全保障・DX・GXの実現の鍵となる次世代半導体技術とその製造拠点を確立（ラピダス社が進めている次世代半導体プロジェクトなど）します。
- ステップ3では、次世代半導体技術を活用し、通信量が大幅に拡大するポスト5G時代において不可欠な、高度な処理機能・省エネ性能を有する次世代の情報通信技術を実現します。

ステップ1

足下の製造基盤の確保

- ✓ 先端ロジック半導体の国内製造拠点の整備
- ✓ 先端ロジック半導体の製造に不可欠な、製造装置・部素材の国内供給体制・サプライチェーンの強靱化



自動運転



5G



データセンター

ステップ2

次世代技術の確立

- ✓ 2nm世代ロジック半導体の製造技術開発及び拠点整備【ラピダス】
 - IBM連携（ナノシート技術等）
 - imec連携（EUV露光技術等）
- ✓ Beyond 2nmの実現に向けた研究開発【LSTC】
 - 最先端SoC, チップレット高密度IF設計
 - ナノシートトランジスタの高性能化
 - 先端パッケージ要素技術
- ✓ Beyond 2nmの製造に必要な次世代材料（High-NA EUV向けレジスト等）の実用化に向けた技術開発

ステップ3

将来技術の研究開発

- ✓ Beyond 2nmの実現に向けた研究開発【LSTC】
 - 最先端SoC, チップレット高密度IF設計
 - CFET関連技術開発
 - マテリアルインフォマティクス活用した材料開発
 - グリーン・クリーン製造技術
 - 先端パッケージ要素技術
- ✓ 高度な処理機能・省エネ性能を有する光電融合（パッケージ内光配線、光コンピューティング等）の実用化に向けた技術開発
- ✓ アカデミアの中核となる拠点における先端技術開発（革新的設計技術、2D材料技術等）



次世代光データセンター

出典) 経済産業省「半導体・デジタル産業戦略の現状と今後」(令和5年(2023年)11月)

第2章 2 次世代半導体の意義④（国の半導体戦略の全体像）

- 国は、2030年に国内で半導体を生産する企業の合計売上高（半導体関連）15兆円超の実現に向けて、半導体の安定供給確保に向けた取組を進めています。

国の「今後の半導体戦略の全体像」

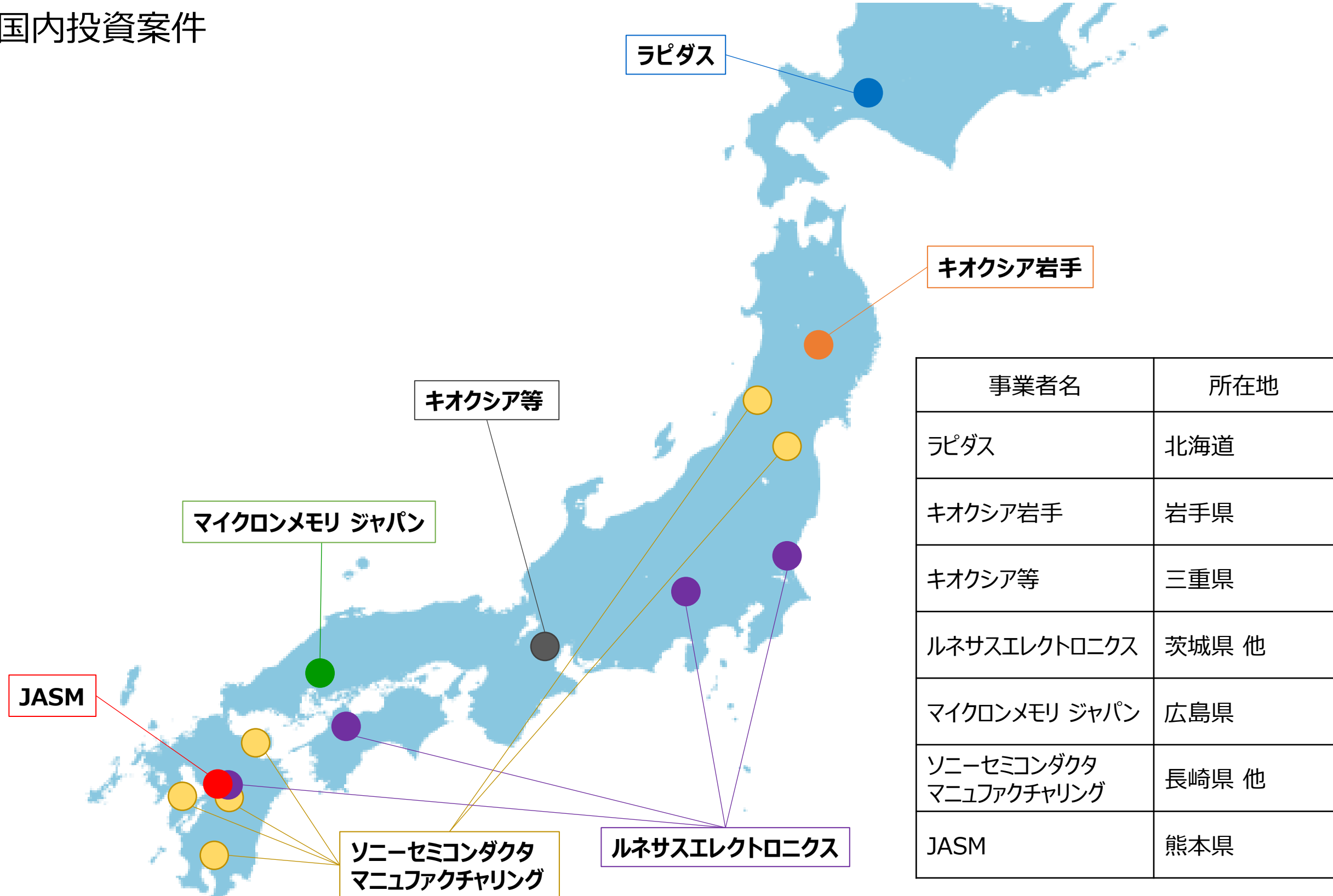
	ステップ1 足下の製造基盤の確保	ステップ2 次世代技術の確立	ステップ3 将来技術の研究開発
先端ロジック半導体	<ul style="list-style-type: none"> ✓ 国内製造拠点の整備・技術的進展 	<ul style="list-style-type: none"> ✓ 2nm世代ロジック半導体の製造技術開発 →量産の実現 ✓ Beyond2nm実現に向けた研究開発（LSTC） 	<ul style="list-style-type: none"> ✓ Beyond2nm実現に向けた研究開発（LSTC） ✓ 光電融合等ゲームチェンジャーとなる将来技術の開発
先端メモリ半導体	<ul style="list-style-type: none"> ✓ 日米連携による信頼できる国内設計・製造拠点の整備・技術的進展 	<ul style="list-style-type: none"> ✓ NAND・DRAMの高性能化 ✓ 革新メモリの開発 	<ul style="list-style-type: none"> ✓ 混載メモリの開発
産業用 スペシャルティ 半導体	<ul style="list-style-type: none"> ✓ 国内での連携・再編を通じたパワー半導体の生産基盤の強化 ✓ エッジデバイスの多様化・多機能化など産業需要の拡大に応じた用途別従来型半導体の安定供給体制の構築 	<ul style="list-style-type: none"> ✓ SiCパワー半導体等の性能向上・低コスト化 	<ul style="list-style-type: none"> ✓ GaN・Ga₂O₃パワー半導体の実用化に向けた開発
先端パッケージ	<ul style="list-style-type: none"> ✓ 先端パッケージ開発拠点の設立 	<ul style="list-style-type: none"> ✓ チップレット技術の確立 	<ul style="list-style-type: none"> ✓ 光チップレット、アナデジ混載SoCの実現・実装
製造装置・部素材	<ul style="list-style-type: none"> ✓ 先端半導体等の製造に不可欠な製造装置・部素材の安定供給体制の構築 	<ul style="list-style-type: none"> ✓ Beyond 2nmに必要な次世代材料の実用化に向けた技術開発 	<ul style="list-style-type: none"> ✓ 将来材料の実用化に向けた技術開発

出典) 経済産業省「半導体・デジタル産業戦略の現状と今後」(令和5年(2023年)11月)

第2章 2 次世代半導体の意義⑤（国内投資の動き）

- 我が国では、国の支援を受けて、半導体に関する大規模な国内投資案件が動き出しています。

主な国内投資案件



出典) 経済産業省「半導体・デジタル産業戦略の現状と今後」(令和5年(2023年)11月)を基に道作成

第2章 2 次世代半導体の意義⑥（国によるAI・半導体産業への支援強化）

- ・ 国は、2024年11月に、半導体・AI分野に対して、2030年度までに、10兆円以上の公的支援を行う「AI・半導体産業基盤強化フレーム」を策定するとともに、国による事業者への資金出資や施設・設備の現物出資を可能とする情報処理促進法等の関係法令を改正しました。

AI・半導体産業基盤強化フレーム

- 今後10年間で50兆円を超えるAI・半導体関連産業全体での国内投資を官民協調で実現
半導体生産等に伴う約160兆円の経済波及効果
- 2030年度までに、全体として10兆円以上のAI・半導体分野への公的支援を必要な財源を複数年度に渡って確保しながら行う

改正情報処理促進法等

趣旨	<ul style="list-style-type: none">● 生成AIの利活用の急速な拡大に伴う計算需要の大幅な増加に対応するため、半導体・データセンター等のハードウェアと生成AI等のソフトウェアが相互に連携の上、高度化していくエコシステムを構築するとともに、生成AI等のデジタル技術の利活用促進を牽引するデジタル人材の育成を進めるための措置を講じる。● また、半導体・AI施策に必要な財源を確保し、大規模な官民投資を誘発することで、半導体・AI産業の成長需要を取り込むとともに、各産業の国際競争力の強化につなげていくための措置を講じる。
主な内容	<ul style="list-style-type: none">● 次世代半導体の量産に向けた金融支援（出資・債務保証等）の新設● 2030年度までに合計10兆円以上のAI・半導体分野への公的支援を行う枠組みの構築

出典) 経済産業省ホームページ及び

経済産業省「半導体・デジタル産業戦略の現状と今後」(令和7年(2025年)5月)を参考に作成

第2章 3 次世代半導体プロジェクト

3-1 ラピダス社の次世代半導体プロジェクト

- ラピダス社は、2023年2月28日に次世代半導体の製造拠点の立地を千歳市に決定しました。
- IBMとの2nm半導体の共同開発パートナーシップの締結や欧州トップレベルの半導体研究機関imecとの協力覚書の締結など国際連携を展開し、2025年7月には2nm半導体のGAAトランジスタ試作に成功するなど、2027年の量産開始に向けて着実にプロジェクトを進めています。



第2章 3 次世代半導体プロジェクト

3-2 ラピダス社立地に伴う道内経済への波及効果

- ・(一社)北海道新産業創造機構(ANIC)が2023年11月に公表した「Rapidus 株式会社立地に伴う道内経済への波及効果シミュレーション」では、2023年度から2036年度までの14年間で、IIM-1と2の両方が量産を行った場合、経済波及効果の総額は18.8兆円と試算しています。

		シナリオ①	シナリオ②	
前提条件	Rapidus工場 ＜製造工程＞	IIM-1 ＜前工程＋後工程＞	IIM-1、IIM-2 ＜前工程＋後工程＞	
	Rapidusに係る前提条件	2027年度に量産開始	IIM-2は2030年度に量産開始	
	産業集積度 (Rapidus社の調達割合・販売割合)	道内調達15%・道内販売0	道内調達30%・道内販売5%	
	新規立地数 (関連産業の事業所)	20カ所	70カ所	
	従業員数 (関連産業含む)	約1,600人	約3,600人	
経済波及効果	生産効果 (2027年度～10年間)	5.8兆円	10.0兆円	
	投資効果	Rapidus	4.2兆円	8.5兆円
		関連産業	851億円	2,980億円
		住宅設備	356億円	806億円
	経済波及効果総額 (2023年度～14年間累計)	10.1兆円	18.8兆円	
GDP影響額 (2023年度～14年間累計)	6.1兆円	11.2兆円		

留意事項

記載の前提条件・想定値は、Rapidus や半導体関連産業が計画・公表しているものではなく、仮定による条件及び数値であり、前提条件・想定値の内容、及びその組み合わせ次第でシミュレーション結果は大きく変動する。

第2章 3 次世代半導体プロジェクト

3-3 半導体関連企業の立地状況① (国内企業)

- ラピダス社の立地を契機として、半導体関連企業の道内への集積の動きも見られており、千歳市をはじめ、48社が新規拠点を設置しています。(2025年6月現在)

(株) テクノウェル (本社：山口県)

- 事業内容
 - ・半導体製造装置内配管及び関連部品の製造
 - ・特殊ガス・薬液供給装置製造 等
- 立地概要
 - 場所：千歳市泉沢 (千歳臨空工業団地)
 - 面積：5,006.49㎡



半導体製造装置の精密配管
出典) (株)テクノウェル ホームページ

(株) テクノフレックス (本社：東京都)

- 事業内容
 - ・半導体工場の真空配管
 - ・配管継手その他金属製品 等
- 立地概要
 - 場所：苫小牧市 (苫東工業団地)
 - 面積：約7,200㎡

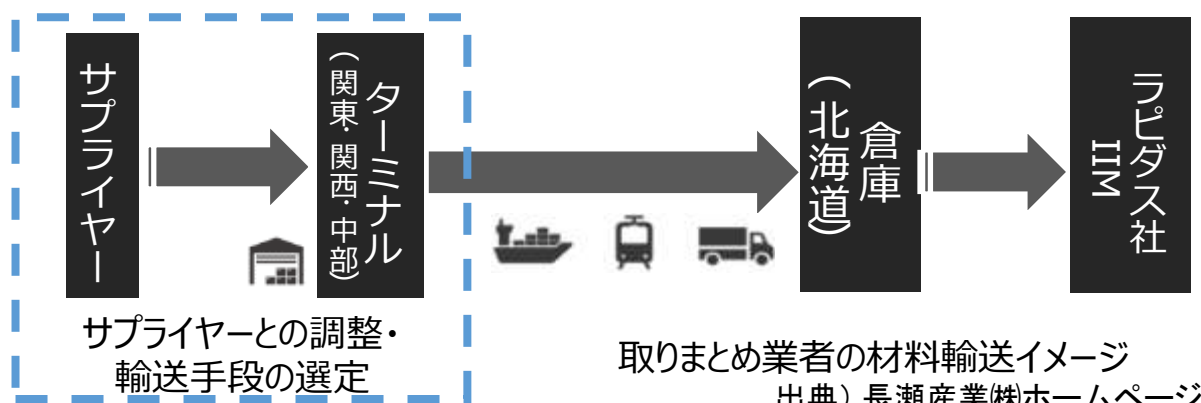


半導体工場に用いられる真空配管継手
出典) (株)テクノフレックス ホームページ

長瀬産業 (株)

(本社：東京都)

- 事業内容：
 - ・主要な材料の輸送の取りまとめ
- 立地概要
 - 場所：千歳市(千代田町)



日本通運 (株)

(本社：東京都)

- 事業内容
 - ①半導体製造に関わる一般材料の保管業務を行う物流拠点(倉庫)
 - ②半導体製造に関わる危険物倉庫
- 立地概要
 - ①場所：恵庭市 (北柏木町) 延床面積：51,096.69㎡
 - ②場所：苫小牧市(晴海町) 延床面積：5,010.03㎡



NX-TECT Hokkaido
出典) 日本通運(株)

第2章 3 次世代半導体プロジェクト

3-3 半導体関連企業の立地状況②（海外企業）

- ラピダス社の立地に伴い、海外の研究機関、半導体製造装置メーカーが、本道に拠点を開設しています。

imec

- ベルギー拠点の国際的半導体研究機関
- 2022年12月、ラピダス社と協力覚書締結
- ラピダス社を支援する日本拠点の設立を東京都及び北海道で検討



ラピダス社とimecとの覚書締結式
出典) imecプレスリリース

アプライド・マテリアルズ

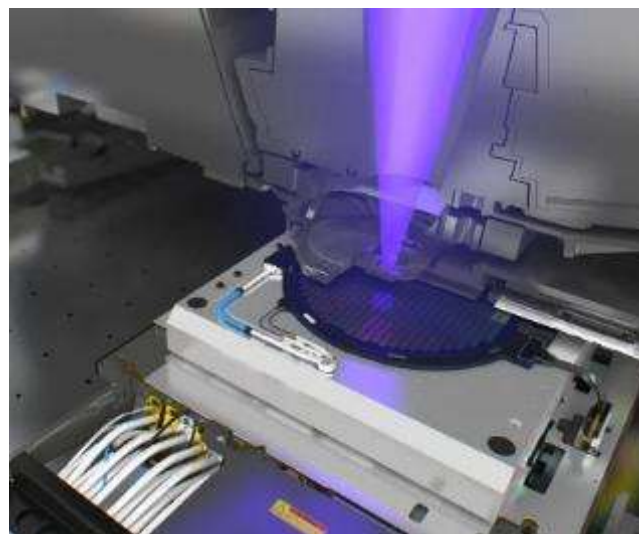
- 米国本拠地の半導体製造装置メーカー
- 成膜装置等の世界首位メーカー
- 2024年11月、千歳市内にラピダス社をサポートするサービスセンターを開設



アプライド・マテリアルズ社の半導体製造装置
出典) アプライド・マテリアルズ社ホームページ

ASML

- オランダの半導体製造装置メーカー
- 最先端の極端紫外線露光装置を世界で唯一製造
- 2024年9月、千歳市内にサービス拠点を開設



極端紫外線露光装置
出典) ASML社ホームページ

ラムリサーチ

- 米国本拠地の半導体製造装置メーカーで、世界大手
- 2024年12月、千歳市内にサービス拠点を開設



ラムリサーチ社の半導体製造装置
出典) ラムリサーチ社ホームページ